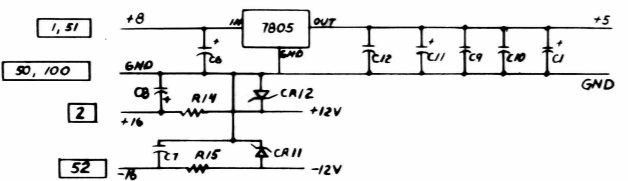


- 1. 7805
- 2. 7809
- 3. 7805
- 4. 7805
- 5. 7805
- 6. 7805
- 7. 7805
- 8. 7805
- 9. 7805
- 10. 7805
- 11. 7805
- 12. 7805
- 13. 7805
- 14. 7805
- 15. 7805
- 16. 7805
- 17. 7805
- 18. 7805
- 19. 7805
- 20. 7805
- 21. 7805
- 22. 7805
- 23. 7805
- 24. 7805
- 25. 7805
- 26. 7805
- 27. 7805
- 28. 7805
- 29. 7805
- 30. 7805
- 31. 7805
- 32. 7805
- 33. 7805
- 34. 7805
- 35. 7805
- 36. 7805
- 37. 7805
- 38. 7805
- 39. 7805
- 40. 7805
- 41. 7805
- 42. 7805
- 43. 7805
- 44. 7805
- 45. 7805
- 46. 7805
- 47. 7805
- 48. 7805
- 49. 7805
- 50. 7805
- 51. 7805
- 52. 7805
- 53. 7805
- 54. 7805
- 55. 7805
- 56. 7805
- 57. 7805
- 58. 7805
- 59. 7805
- 60. 7805
- 61. 7805
- 62. 7805
- 63. 7805
- 64. 7805
- 65. 7805
- 66. 7805
- 67. 7805
- 68. 7805
- 69. 7805
- 70. 7805
- 71. 7805
- 72. 7805
- 73. 7805
- 74. 7805
- 75. 7805
- 76. 7805
- 77. 7805
- 78. 7805
- 79. 7805
- 80. 7805
- 81. 7805
- 82. 7805
- 83. 7805
- 84. 7805
- 85. 7805
- 86. 7805
- 87. 7805
- 88. 7805
- 89. 7805
- 90. 7805
- 91. 7805
- 92. 7805
- 93. 7805
- 94. 7805
- 95. 7805
- 96. 7805
- 97. 7805
- 98. 7805
- 99. 7805
- 100. 7805



CONNECTION POINT	LOCATION
A	BB
B	CB
C	D3, E9, F1, G10
D	D3, E8
E	A9, E0
F	A9, E0
G	A9, E0
H	B11, E0
I	A4, D0
J	B4, D0
K	C7, D9, G3

NOTES:
 DB0-7 DATA BUS OF SMB
 D10-7 DATA TO PROCESSOR
 D0-7 DATA FROM PROCESSOR
 □ 5-100 BUS PIN NO.

SYSTEM MONITOR BOARD
TECHNICAL DESIGN LABS

REVISED 4/25/77 | DWN BY JOHN D WEST
 NO. | DATE 1/27/77